

#####

(1)- B 電子情報通信学会「第18回多値論理とその応用研究会」研究会開催案内およびプログラム

#####

座長 村中 徳明 (関西大)

日時 平成17年1月8日(土) 13:00 ~ 17:30, 1月9日(日)10:00 ~ 10:40

会場 上智大学 四ツ谷キャンパス

〒102-8554 東京都千代田区紀尾井町 7-1

(会場周辺の地図及びバス時刻案内等の情報)

<http://www.hokudai.ac.jp/bureau/map/map4.htm>

多値論理研究会のホームページ

<http://ei-www.hyogo-dai.ac.jp/~hozumi/jmvl/>

議題

1月8日(土)

13:00 13:05 開会の挨拶

1. 13:05 13:30 共鳴トンネル多値比較器を用いた 変調器の設計
江口慶亮, 地橋優, 和保孝夫(上智大)
2. 13:30 13:55 4進SD数演算装置の設計
野村尚宏, 村中徳明, 今西茂, 徳丸正孝(関西大)
3. 13:55 14:20 ユニバーサルキャリアモードファジィコントローラ
南條広行, 島崎広野, 涌井文雄(日本大)
4. 14:20 14:45 キャリアモードメンバーシップ関数に基づく速度適応型追突防止制御のチューニング
福岡玲, 井上大輔, 涌井文雄(日本大)
- 14:45 15:00 休憩
5. 15:00 15:25 量子通信における量子状態を表現する論理
古鎌慎也, 荒木智行(広島工大)
6. 15:25 15:50 自動医療診断システムのための正常さ度合いの結合規則について
畑 豊(兵庫県立大), 石川治(石川病院), 小橋昌司, 近藤克哉(兵庫県立大)
7. 15:50 16:25 非可換ファジィ論理と部分構造論理
河口万由香(北海道大), 亘理修(北海道自動車短大), 宮腰政明(北海道大)
8. 16:25 17:50 あいまいさの系譜 - - あいまいさを追いかけて
中島信之(富山大)

1月9日(日)

9. 9:00 9:25 多値電流モードNull Convention ロジックに基づくコンパクト非同期算術演算回路の構成
鬼沢直哉, 羽生貴弘(東北大)
10. 9:25 9:50 TMR ロジックに基づくビット並列大小比較CAMの構成
庄子耕平, 伊吹満, 羽生貴弘(東北大)
11. 9:50 10:15 強誘電体ロジックに基づくセルオートマトンVLSIとその応用
鈴木 大輔, 羽生 貴弘(東北大)
12. 10:15 10:40 CMOS トランスファークロークによる三値論理回路とその構成法
白勢政明, 日比野靖(北陸先端科学技術大学院大)

参加資格 特になし

参加費 無料（資料代1,000 円を申し受けます）
参加申込当日会場で受付