

第47回多値論理フォーラム(2024.9.28-29)プログラム

場所: 日光 輪王寺 紫雲閣		No.	一般発表(プレゼン時間:20分、質疑応答:5分) *ご自身のPCにてプロジェクターへの接続をお願いします。	著者(ご所属)
日時				
9月28日	14:00 ~ 14:05	開会の挨拶		
		座長: 永山 忍(広島市立大学)		
	14:05 ~ 14:30	1	多標数ガロア体算術演算順序回路の形式的検証手法の検討	○迫田 一歩(東北大学, 株式会社SCU)、植村 泰佳(株式会社SCU)、本間 尚文(東北大学)
	14:30 ~ 14:55	2	分類関数のための列シフト分解	○笹尾 勤(明治大学)
	14:55 ~ 15:20	3	2階多相ラムダ計算の型システムで型付け可能な線形ラムダ項による任意の多値関数の表現可能性について	○松岡 聡(産業技術総合研究所工学計測標準研究部門 データサイエンス研究グループ)
	15:20 ~ 15:30	休憩		
		座長: 弓仲 康史(群馬大学)		
	15:20 ~ 15:45	4	視覚障がい者の単独歩行支援に関する研究	○荒木 智行、平本 大成、鈴木 貴(広島工業大学)
	15:45 ~ 16:10	5	$\Delta \Sigma$ 変調ビット列を用いた多入力積和演算とReLU関数生成	○小山 瑛久、和保 孝夫、林 等(上智大学)
16:10 ~ 16:40	多値論理研究会 委員会(委員のみ) 懇親会			

場所: 日光 輪王寺 紫雲閣		No.	一般発表(プレゼン時間:20分、質疑応答:5分) *ご自身のPCにてプロジェクターへの接続をお願いします。	著者(ご所属)
日時				
9月29日		座長: 宮内 亮一(東京理科大)		
	9:30 ~ 9:55	6	深層SIRMs結合型ファジィ推論モデルの性質	○関 宏理(大阪大学)
	9:55 ~ 10:20	7	SMTソルバーによるプール関数を実現する量子回路のトフォリゲート数の最小化手法	中尾 龍矢(立命館大学)、○山下 茂(立命館大学)、堀山 貴史(北海道大学)、安田 宜仁(NTT CS基礎研)
	10:20 ~ 10:45	8	3D-SRAMを利用したFPGAの検討とシミュレーション	○高橋 遼(東京工業大学) 中原 啓貴(東北大学)
	10:45 ~ 10:55	休憩		
		座長: 上野 嶺(京都大学)		
	10:55 ~ 11:20	9	リラクゼーションDACと等価なスイッチドキャパシタ・ビットシリアルDAC	○南 依社(群馬高専)、築地 伸和(群馬高専)、ネンワン レーンカン(群馬大学)、魏 江林(宜賓学院)、片山翔吾(群馬大学)、桑名杏奈(群馬大学)、小林 春夫(群馬大学)
	11:20 ~ 11:45	10	ニューラルネットワークにおける量子化とスパース化のスケジューリングに関する研究	○栢之間 諒汰(東北大学)、中原 啓貴(東北大学)
	11:45 ~ 12:10	11	FPGAによる量子コンピュータシミュレータの高速化	○長谷川 陽彦(東京工業大学)、中原 啓貴(東北大学)、三好 健文(わさらぼ合同会社)
	12:10 ~ 12:25	12	ISMVL2024, ULSI2024報告	○弓仲 康史(群馬大学)、飯島 洋祐(小山高専)
	12:25 ~ 12:45	多値論理研究会 総会		